



MSL FPGAs INC 晶片參數

■ 芯片概述

X28C512J-12 是来自MSL FPGAs INC美时龙的一款 512Kbit (64K × 8) 并行电可擦除可编程只读存储器 (EEPROM)，属于 AT28C系列 的高速版本，适用于工业级高速数据存储场景。以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：512Kbit (64K × 8) 接口类型：并行接口 (Parallel) 工作电压：4.5V~5.5V
封装形式：PLCC-32 工作温度：-40~+85 (工业级)
数据保持时间：10年 (典型值)

■ 功能特性

高速访问：120ns 的读取时间，支持5MHz时钟频率，适合实时数据处理。
工业级可靠性：支持宽温范围 (-40~+85) 和长期数据保留。
低功耗：典型工作电流约20mA，待机电流低至1mA。

■ 应用场景

工业控制：PLC、电机控制等需要高速存储的嵌入式系统。
通信设备：路由器、交换机等数据缓存场景。
汽车电子：车载信息娱乐系统 (IVI) 或黑匣子数据记录。