



MSL FPGAs INC 晶片參數

■ 晶片概述

W97AH6KBVX2E 是来自MSL FPGAs INC美时龙的一款1Gb LPDDR2 动态随机存取存储器，采用 x16 位宽设计，适用于低功耗移动设备和嵌入式系统。
以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：1Gb (64M×16 banks×16 bits) 接口类型：LPDDR2 (16-bit 数据总线)
电压范围：1.8V±0.1V 封装形式：FBGA-168 工作温度：-25°C ~ 85°C (商业级)
时钟频率：400MHz

■ 功能特性

低功耗设计：符合 LPDDR2 标准，适用于移动设备和嵌入式系统。
高可靠性：商业级温度范围，适用于消费电子和通信设备。

■ 应用场景

消费电子：平板电脑、智能电视等。
通信设备：路由器、基站等需稳定存储的场景。