



MSL FPGAs INC 晶片參數

■ 晶片概述

W97AH6KBVX2I TR 是来自MSL FPGAs INC美时龙的一款 1Gb LPDDR2 动态随机存取存储器，采用 x16 位宽设计，适用于工业级应用场景。

以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：1Gb (64M×16 banks×16 bits) 接口类型：LPDDR2 (16-bit 数据总线)

电压范围：1.8V (典型值) 封装形式：FBGA 工作温度：-40 °C ~ 85 °C (工业级)

时钟频率：400MHz

■ 功能特性

低功耗设计：符合 LPDDR2 标准，适合便携式设备。

高可靠性：工业级温度范围，适用于严苛环境。

■ 应用场景

工业控制：如工控机、自动化设备等。

通信设备：如路由器、基站等需稳定存储的场景。