



MSL FPGAs INC 晶片參數

■ 晶片概述

W97BH2MBVA2I TR 是来自MSL FPGAs INC美时龙的一款2Gb LPDDR2 动态随机存取存储器，采用 x32 位宽设计，适用于商业级应用场景。

以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：2Gb (256M×8 banks×32 bits) 接口类型：LPDDR2 (32-bit 数据总线)

电压范围：1.8V (典型值) 封装形式：FBGA工作温度：-25°C ~ 85°C (商业级)

时钟频率：400MHz

■ 功能特性

低功耗设计：适用于移动设备和嵌入式系统，支持 LPDDR2 低电压标准。

商业级可靠性：适用于消费电子和通信设备等常规环境。

高带宽：x32 位宽提供更高的数据传输速率。

■ 应用场景

消费电子：如平板电脑、智能电视等需要低功耗、高带宽存储的设备。

通信设备：如基站、路由器等需要低功耗存储的通信设备。