



MSL FPGA INC 晶片參數

■ 晶片概述

W971GG8JB-25 是来自MSL FPGA INC美时龙的一款1Gb DDR2 SDRAM 存储芯片，主要面向工业级应用场景，适用于严苛环境下的嵌入式系统设计。以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：1Gb (128M x 8 位) 数据宽度：8位 (x8) 数量：8 Banks
封装类型：WBGA-84 (12.6 x 8.1 x 0.8mm) 工作电压：1.8V $\pm$ 0.1V
温度范围：工业级 (-40 °C 至 95 °C) 时钟频率：支持DDR2-800 (等效400MHz)

■ 功能特性

工业级可靠性：支持宽温范围，适用于工业自动化、汽车电子等场景。
高速传输：双倍数据速率架构，符合 DDR2-800 (5-5-5) 时序规范。
低功耗设计：支持自刷新模式，降低待机功耗。

■ 应用场景

工业自动化：PLC、传感器数据缓存。
汽车电子：车载信息娱乐系统、ECU 存储。
网络设备：路由器、交换机数据缓冲。