



MSL FPGAs INC 晶片參數

■ 晶片概述

W9812G6KH-6 是来自MSL FPGAs INC美时龙的一款128Mb同步动态随机存取存储器，采用 TSOP-II-54 封装，适用于工业级应用场景。
以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：128Mb (16M × 8-bit) 接口类型：并行接口 (8-bit 数据总线) 工作电压：3.3V ± 0.3V
封装形式：TSOP-II-54 工作温度：-40 °C ~ 85 °C (工业级)
时钟频率：166MHz

■ 功能特性

高速同步访问：支持突发长度 1/2/4/8 或整页操作，提升数据吞吐效率。
低功耗设计：支持自刷新 (Auto Refresh) 和温度补偿自刷新 (TCSR) 模式。
工业级可靠性：通过严格环境测试，适用于车载电子、工控设备等场景。

■ 应用场景

工业控制：PLC、HMI 设备。
通信设备：路由器、基站模块。
汽车电子：车载信息娱乐系统。