



MSL FPGA INC 晶片參數

■ 芯片概述

W972GG6JB-18 是来自MSL FPGA INC美时龙的一款DDR2 SDRAM芯片，
属于工业级产品，适用于工业级和消费电子应用。
以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：2Gbit (256M × 8位) 接口类型：DDR2 SDRAM 电压：1.8V ± 0.1V
封装：60-Pin WBGA 工作温度：-40 ° C ~ 85 ° C
数据速率：DDR2-667 (最大时钟频率333MHz)

■ 功能特性

双数据速率 (DDR) 架构：每个时钟周期传输两次数据，提升带宽效率。
低功耗设计：1.8V 工作电压，适合电池供电或节能型设备。
高可靠性：工业级温度范围，支持严苛环境下的稳定运行。

■ 应用场景

工业控制：工控设备、嵌入式系统等需宽温稳定性的场景。
消费电子：智能家居、机顶盒等中等带宽应用。
通信设备：路由器、交换机中的缓存或临时存储。