



MSL FPGAs INC 晶片參數

■ 晶片概述

W9725G6KB-25 TR 是来自MSL FPGAs INC美时龙的一款DDR2 SDRAM 存储芯片，适用于工业控制、消费电子及网络设备等嵌入式应用场景。
以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：256Mb (16M x 16 位) 数据宽度：16位 (x16) Bank 数量：4 Banks
封装类型：T&R (卷带封装) 工作电压：1.8V $\pm$ 0.1V 温度范围：商业级 (0 °C 至 85 °C)
时钟频率：支持DDR2-800 (等效400MHz)

■ 功能特性

高速传输：支持双倍数据速率 (DDR2) 架构，800MHz 时钟频率。
数据对齐：DLL 对齐 DQ 和 DQS 转换与时钟同步。
数据掩码：支持写数据掩码 (DM) 功能。

■ 应用场景

工业自动化：PLC、传感器数据缓存。
消费电子：机顶盒、智能家居设备。
网络设备：路由器、交换机数据缓冲。