



MSL FPGA INC 晶片參數

■ 芯片概述

CY14B101LA-SP45XI 是来自MSL FPGA INC美时龙的一款 1Mb 非易失性静态随机存取存储器 (nvSRAM)。

主要技术参数和应用信息如下：

■ 核心参数

容量：1Mb (128K × 8 位组织) 接口：并行接口 电压：3V 访问时间：45ns

封装：SPI 或 TSOP 封装 (具体型号后缀可能不同)

数据保持：非易失性，断电后数据不丢失

■ 功能特性

非易失性：内置电容，断电时自动保存数据，无需外部电池。

高速读写：45ns 访问速度，适合实时数据存储。

低功耗：待机电流低至 1 μ A (典型值)。内置写保护引脚，防止误操作导致数据丢失

■ 应用场景

工业控制：PLC 实时数据记录、机器人运动轨迹存储。

汽车电子：ADAS 事件记录器 (EDR)、车载黑匣子。

医疗设备：高频数据采集设备 (如心电图机)。