



MSL FPGA INC 晶片參數

■ 芯片概述

W987D2HBJX6I TR 是来自 MSL FPGA INC 美时龙的一款 128Mb 低功耗同步动态随机存取存储器，属于 W987D2HB 系列，采用 VFBGA 封装，适用于工业级应用场景。
以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：128Mb (16M x 8 或 8M x 16) 接口类型：并行接口 (Parallel) 工作电压：1.8V
封装形式：VFBGA (卷带包装) 工作温度：-40 °C ~ 85 °C (工业级)
时钟频率：166MHz

■ 功能特性

低功耗设计：支持部分阵列自刷新 (PCSR) 和自动温度补偿自刷新 (ATCSR)，适用于电池供电设备。
同步操作：数据输出与系统时钟同步，支持高速数据传输。
工业级可靠性：适用于工业控制、汽车电子等高要求场景。

■ 应用场景

工业设备：PLC、工控机、自动化设备。
汽车电子：车载信息娱乐系统、仪表盘。
通信设备：基站、网络设备。