



MSL FPGAs INC 晶片參數

■ 晶片概述

W959D8NFYA4I TR 是来自MSL FPGAs INC美时龙的一款512Mb PSRAM伪静态随机存储器芯片，采用工业级设计，适用于高可靠性要求的嵌入式系统。

以下是综合搜索结果的关键信息：

■ 核心参数

容量：512 Mb (32M x 16) 接口类型：HyperBus 时钟频率：200 MHz (DDR 模式可达 400 MB/s)
电压：1.7V – 2.0V封装：24-TFBGA (6x8 mm²) 工作温度：-40 °C 至 85 °C (工业级)
访问时间：35 ns

■ 功能特性

HyperBus 高速接口：支持 200 MHz 时钟频率，DDR 模式下带宽可达 400 MB/s。
低功耗设计：支持深度断电和混合睡眠模式，适用于电池供电设备。
工业级可靠性：宽温范围，适用于车载电子、工业控制等严苛环境。

■ 应用场景

工业控制：满足工业自动化设备对高速数据存储的需求。
车载电子：支持汽车电子对高可靠性和宽温范围的要求。
嵌入式系统：适用于需要高带宽存储的 MCU/MPU 扩展。