



MSL FPGA INC 晶片參數

■ 芯片概述

W978H2KBVX2E TR 是来自MSL FPGA INC美时龙的一款256Mb LPDDR2 动态随机存取存储器，采用134-VFBGA封装，适用于移动设备及消费电子应用。以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：256Mb (8M × 32 banks) 接口类型：LPDDR2-S4B (HSUL_12)
工作电压：1.14V – 1.95V 封装形式：134-VFBGA (10 × 11.5mm)
工作温度：-25 °C ~ 85 °C 数据总线：32位 (x32位宽)

■ 功能特性

高速传输：400MHz 时钟频率，支持 800Mbps 数据传输速率。
低功耗设计：采用 HSUL_12接口标准，优化电源管理效率。
T&R 编带包装：便于自动化贴片生产。

■ 应用场景

便携式设备：如智能手机、平板电脑等对功耗和体积敏感的设备。
工业控制：需高可靠性存储的嵌入式系统。
消费电子：智能穿戴设备、物联网终端等。