



MSL FPGA INC 晶片參數

■ 芯片概述

W972GG6JB-25 是来自MSL FPGA INC美时龙的一款DDR2 SDRAM动态随机存取存储器芯片，属于工业级产品，适用于对稳定性和可靠性要求较高的场景。
以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：2Gbit (256M×8位) 接口类型：DDR2 SDRAM 电压：1.8V± 0.1V
封装：60-Pin WBGA 工作温度：-40 °C ~ 95 °C 数据速率：DDR2-800

■ 功能特性

双数据速率 (DDR) 架构：每个时钟周期传输两次数据，提升带宽效率。
低功耗设计：1.8V 工作电压，适合电池供电或节能型设备。
高可靠性：工业级温度范围，支持严苛环境下的稳定运行。
兼容性：符合 DDR2 标准接口，易于集成到现有系统中。

■ 应用场景

工业控制：如 PLC、工控主板等需要高稳定性存储的领域。
消费电子：部分需高速缓存的智能终端。
嵌入式系统：适用于医疗设备、通信基站等长寿命设备。