



## MSL FPGA INC 晶片參數

### ■ 芯片概述

W958D8NBYA4I 是来自MSL FPGA INC美时龙的一款256Mb HyperRAM存储器芯片，采用X8位宽接口设计，主要面向高速数据存取应用场景。以下是综合搜索结果的关键信息：

### ■ 核心参数

容量：256Mb（32MB）接口类型：HyperBus 工作电压：1.7V~2.0V  
时钟速率：最高200MHz 数据速率：DDR模式下可达500MB/s  
封装形式：工业级（IND T）表面贴装封装

### ■ 功能特性

支持单端/差分时钟（CK/CK#）和硬件复位（reset#）功能。  
8位数据总线（DQ[7:0]）与芯片选择信号（CS#）  
适用于低功耗、高带宽需求的嵌入式系统。

### ■ 应用场景

嵌入式系统：适用于需要快速数据缓存的工业控制、物联网设备。  
图形处理：可作为显示缓冲或图像处理临时存储。  
通信设备：用于高速数据交换的中间存储。