



MSL FPGAs INC 晶片參數

■ 晶片概述

W967D6HBGX7I TR 是来自MSL FPGAs INC美时龙的一款128Mb PSRAM伪静态随机存储器芯片，采用工业级设计，适用于高可靠性要求的嵌入式系统。

以下是综合搜索结果的关键信息：

■ 核心参数

容量：128 Mb (8M x 16) 接口类型：PSRAM (伪 SRAM)，16 位并行接口 工作频率：133 MHz
电压：1.7V – 1.95V 封装：VFBGA-54 (6x8 mm²) 温度范围：-40 °C 至 85 °C (工业级)
访问时间：70 ns

■ 功能特性

PSRAM 技术：结合 SRAM 的易用性和 DRAM 的高密度，适用于低功耗嵌入式系统。
工业级可靠性：支持宽温范围，适用于车载电子、工业控制等严苛环境。
低功耗设计：支持自动刷新和预充电断电功能。

■ 应用场景

工业控制：适用于需要高可靠性和宽温范围的工业自动化设备。
车载电子：满足汽车电子对稳定性和耐用性的要求。
嵌入式系统：适用于需要低功耗和高性能的嵌入式应用。