



## MSL FPGAs INC 晶片參數

### ■ 芯片概述

W987D2HBJX7E TR 是来自MSL FPGAs INC美时龙的一款128Mb 低功耗同步动态随机存取存储器，属于 W987D2HB 系列，采用 VFBGA 封装，适用于商业级低功耗应用场景。

以下是综合搜索结果的关键信息：

### ■ 核心参数

存储容量：128Mb（16M x 8 或 8M x 16）接口类型：并行接口（Parallel） 工作电压：1.8V

封装形式：VFBGA（卷带包装） 工作温度：-25 °C ~ 85 °C（商业级）

时钟频率：133MHz

### ■ 功能特性

低功耗设计：支持部分阵列自刷新（PASR）和自动温度补偿自刷新（ATCSR），适用于电池供电设备。

同步操作：数据输出与系统时钟同步，支持高速数据传输。

商业级可靠性：适用于消费电子和通信设备。

### ■ 应用场景

移动设备：2.5G/3G 手机、PDA、数码相机。

便携式设备：移动游戏机、智能穿戴设备。

消费电子：需要低功耗存储的嵌入式系统。