



MSL FPGA INC 晶片參數

■ 芯片概述

W9725G6JB25I 是来自 MSL FPGA INC 美时龙的一款 DDR2 SDRAM 存储芯片，属于工业级产品、适用于严苛环境下的嵌入式系统设计。
以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：1Gb (128M x 8 位) 数据宽度：8位 (x8) 数量：8 Banks
封装类型：T&R (卷带封装) 工作电压：1.8V ± 0.1V 温度范围：工业级 (-40 °C 至 95 °C)
时钟频率：支持DDR2-800 (等效400MHz)

■ 功能特性

高速传输：支持双倍数据速率 (DDR2) 架构，800MHz 时钟频率。
数据对齐：DLL 对齐 DQ 和 DQS 转换与时钟同步。
低功耗设计：支持自动刷新和自刷新模式。

■ 应用场景

工业自动化：PLC、传感器数据缓存。
汽车电子：车载信息娱乐系统、ECU 存储。
网络设备：路由器、交换机数据缓冲。