



MSL FPGA INC 晶片參數

■ 芯片概述

W978H2KBVX1E 是来自 MSL FPGA INC 美时龙的一款低功耗移动DRAM芯片，属于LPDDR2-S4B系列，专为高密度存储需求设计。

以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：512Mb (16M × 32 banks) 接口类型：HSUL_12 (低功耗双倍数据率接口)

封装形式：134-VFBGA (10 × 11.5mm) 工作温度：-25 °C ~ 85 °C

数据总线：32位 (x32位宽) 时钟频率：533MHz

■ 功能特性

低功耗设计：采用LPDDR2-S4B技术，优化移动设备能效。

易失性存储：数据断电丢失，但读写速度快，适用于实时数据处理。

兼容性：支持标准SDRAM控制器，适配嵌入式系统。

■ 应用场景

移动终端：智能手机、平板电脑等便携设备。

工业控制：宽温范围满足严苛环境需求。

嵌入式系统：小尺寸封装适合空间受限的电路板设计。