



MSL FPGA INC 晶片參數

■ 芯片概述

W94AD6KBHX6I TR 是来自MSL FPGA INC美时龙的一款 1Gb LPDDR 动态随机存取存储器，采用 60-VFBGA 封装，适用于移动设备和嵌入式系统的高性能存储需求。以下是综合搜索结果的关键信息：

■ 核心参数

容量：1Gb (128M x 8位) 接口类型：LPDDR (低功耗双倍数据速率) 工作电压：1.8V
数据总线宽度：x16 位 工作温度：-40 °C ~ 85 °C (工业级) 封装形式：60-VFBGA
时钟频率：200 MHz

■ 功能特性

低功耗设计：支持自刷新 (Self Refresh) 和深度休眠模式。
高速传输：200 MHz 时钟频率，支持 DDR2-1066 标。
工业级可靠性：宽温范围 (-40 °C ~ 85 °C)
封装兼容性：60-VFBGA 封装，适用于紧凑型 PCB 设计。

■ 应用场景

移动设备：智能手机、平板电脑的主存储器。
工业控制：工控机、嵌入式系统的数据缓存。
汽车电子：车载信息娱乐系统。