



MSL FPGAs INC 晶片參數

■ 芯片概述

W9812G6JB-6 TR 是来自MSL FPGAs INC美时龙的一款128Mb同步动态随机存取存储器，采用 TSOP-II-54 封装，适用于商业级应用场景。
以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：128Mb (16M × 8-bit) 接口类型：并行接口 (8-bit 数据总线) 工作电压：3.3V ± 0.3V
封装形式：TSOP-II-54 工作温度：0 °C ~ 70 °C (商业级)
时钟频率：166MHz

■ 功能特性

高速同步访问：支持突发长度 1/2/4/8 或整页操作，提升数据吞吐效率。
低功耗设计：支持自刷新 (Auto Refresh) 和温度补偿自刷新 (TCSR) 模式。
工业级兼容性：与 W9812G6JB-6I 等型号引脚兼容，但温度范围不同。

■ 应用场景

工业控制：如 PLC、工业自动化设备等需要高可靠性的场景。
通信设备：如基站、路由器等需要高速数据缓存的设备。