



MSL FPGA INC 晶片參數

■ 芯片概述

X28HC64J-90是来自MSL FPGA INC美时龙的一款 64Kbit (8K×8) 并行 EEPROM，采用 PLCC-32 封装，适用于工业级嵌入式存储应用。

以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：64Kbit (8K×8) 接口类型：并行接口 (Parallel) 工作电压：5V (±10%)

封装形式：PLCC-32 (贴片安装) 工作温度：-40 ~ +85

数据保持时间：100年 (@25)

■ 功能特性

高速访问：90ns 的读取时间，满足实时性要求较高的应用场景。

工业级可靠性：支持宽温范围 (-40 ~ +85)，适用于汽车电子、工业自动化等严苛环境。

低功耗设计：待机电流低至 200μA，适合电池供电设备。

软件数据保护：支持写操作检测 (DATA polling/Toggle bit)

■ 应用场景

工业控制：PLC、传感器数据存储。

汽车电子：ECU 配置存储、车载设备固件。

嵌入式系统：替代传统 EPROM，支持在线编程。