



MSL FPGA INC 晶片參數

■ 芯片概述

W9725G8KB-25 TR 是来自MSL FPGA INC美时龙的一款 DDR2 SDRAM 存储芯片，主要面向工业控制、消费电子及网络设备等嵌入式应用场景。以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：256Mb (256 Megabit) 数据宽度：8位 (x8) Bank 数量：8 Banks
封装类型：T&R (卷带封装) 工作电压：1.8V (符合DDR2标准)
时钟频率：支持DDR2-800 (等效400MHz)

■ 功能特性

高速传输：采用DDR2双倍数据速率技术，提升带宽效率
低功耗设计：适用于对能耗敏感的设备，如便携式终端。
工业级可靠性：支持宽温工作范围，稳定性强。

■ 应用场景

工业自动化：PLC、传感器数据缓存。
消费电子：机顶盒、智能家居设备。
网络设备：路由器、交换机数据缓冲。