



## MSL FPGAs INC 晶片參數

### ■ 晶片概述

W971GG6KB-18 是来自MSL FPGAs INC美时龙的一款1Gb DDR2 SDRAM 存储芯片，主要面向工业级应用场景，适用于严苛环境下的嵌入式系统设计。  
以下是综合搜索结果的关键信息：

### ■ 核心参数

存储容量：1Gb (64M x 6 位) 接口：DDR2 SDRAM 封装类型：VFBGA-84 (8 x 12.5mm)  
工作电压：1.8V  $\pm$  0.1V 温度范围：工业级 (-40 °C 至 95 °C)  
时钟频率：支持DDR2-1066 (等效533MHz)

### ■ 功能特性

工业级可靠性：支持宽温范围，适用于工业自动化、汽车电子等场景。  
高速传输：双倍数据速率架构，符合 DDR2-1066 (6-6-6) 时序规范。  
低功耗设计：支持自刷新模式，降低待机功耗。

### ■ 应用场景

工业自动化：PLC、传感器数据缓存。  
汽车电子：车载信息娱乐系统、ECU 存储。  
网络设备：路由器、交换机数据缓冲。