



MSL FPGAs INC 晶片參數

■ 晶片概述

W9791G8KB25I 是来自MSL FPGAs INC美时龙的一款 512Mb DDR2 SDRAM 存储器，采用 8 位数据总线设计，适用于工业级嵌入式系统。
以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：512Mb (64M × 8 banks) 接口类型：DDR2-800 电压范围：1.7V ~ 1.9V
封装形式：60-WBGA (12.6 × 8.1 × 0.6mm) 工作温度：-40 °C ~ 95 °C (工业级)
时钟频率：400MHz

■ 功能特性

工业级可靠性：支持宽温范围 (-40 °C ~ +95 °C)，适应严苛环境。
高速传输：符合 DDR2-800 标准，支持 400MHz 时钟频率。
低功耗设计：采用 SSTL_18 接口，优化电源管理。

■ 应用场景

工业控制：如工控机、自动化设备等需要高可靠存储的场景。
嵌入式系统：适用于低功耗、高性能的嵌入式应用。