



## MSL FPGA INC 晶片參數

### ■ 芯片概述

W9791G6NB-25 是来自 MSL FPGA INC 美时龙的一款 512Mbit DDR2 SDRAM 存储器，采用工业级设计，适用于高可靠性要求的嵌入式系统。

以下是综合搜索结果的关键信息：

### ■ 核心参数

存储容量：512Mb ( 32M × 16 banks ) 接口类型：DDR2 , x16 位宽 电压范围：1.8V ± 0.1V

封装形式：84-VBGA 工作温度：-40 °C ~ 85 °C ( 工业级 )

工作频率：800 MHz ( DDR2-800 )

### ■ 功能特性

双倍数据速率 ( DDR2 )：每个时钟周期两次数据传输，支持 800 Mbps 速率。

低延迟：CAS 延迟为 5-5-5 ( DDR2-800 标准 )

工业级可靠性：支持宽温范围，适用于车载电子、工业控制等严苛环境。

低功耗设计：支持自动刷新、自刷新模式及预充电断电功能。

### ■ 应用场景

工业控制：如自动化设备、工控机等需宽温稳定性的场景。

嵌入式系统：用于高密度存储的终端设备。