



MSL FPGAs INC 晶片參數

■ 晶片概述

W955N8MBYA5I TR 是来自MSL FPGAs INC美时龙的一款 32Mb HyperRAM存储器芯片，采用 24-TFBGA 封装，适用于需要高速缓存的嵌入式系统。以下是综合搜索结果的关键信息：

■ 核心参数

容量：32Mb (4M x 8位) 接口类型：HyperBus (兼容 x8 位并行接口) 工作电压：2.7V ~ 3.6V
访问时间：35 ns 工作温度：-40 °C ~ 85 °C (工业级) 封装形式：24-TFBGA
时钟频率：200 MHz

■ 功能特性

存储器类型：易失性 (Volatile)
技术：PSRAM (伪静态 RAM)，兼具 DRAM 的高密度和 SRAM 的接口简便性。
低功耗设计：支持工业级宽温操作，适用于严苛环境。
工业级可靠性：宽温范围 (-40 °C ~ 85 °C)，适用于严苛环境。

■ 应用场景

工业控制：PLC、工控机数据缓存。
汽车电子：车载信息娱乐系统、ECU 存储。
网络设备：路由器、交换机高速数据缓冲。