



MSL FPGA INC 晶片參數

■ 芯片概述

W979H6KBVX2I TR 是来自MSL FPGA INC美时龙的一款 512Mb LPDDR2 DRAM 存储器，采用卷带包装，适用于工业级低功耗移动设备和嵌入式工业级应用场景。以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：512Mb (16M × 32 banks) 接口类型：LPDDR2 电压范围：1.14V-1.95V
封装形式：VFBGA-134 工作温度：-40 °C ~ 85 °C (工业级)
时钟频率：400MHz

■ 功能特性

低功耗设计：符合LPDDR2标准，适用于便携式设备。
高可靠性：工业级温度范围，适合严苛环境应用。
卷带包装：支持自动化贴片生产，提高制造效率。

■ 应用场景

移动设备：智能手机、平板电脑等低功耗设备。
嵌入式系统：工业控制、医疗设备等需要高可靠性的场景。
消费电子：智能穿戴设备、便携式音频播放器等。