



MSL FPGA INC 晶片參數

■ 芯片概述

W9791G6NB-25 TR 是来自MSL FPGA INC美时龙的一款 512Mbit DDR2 SDRAM 存储器，属于工业级嵌入式存储解决方案，适用于高可靠性和宽温环境应用。
以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：512Mb (32M × 16 banks) 接口类型：DDR2-800 电压范围：1.8V ± 0.1V
封装形式：84-VBGA 工作温度：-40 °C ~ 95 °C (工业级)
时钟频率：400MHz

■ 功能特性

双数据速率：每个时钟周期支持两次数据传输。
同步设计：差分时钟输入 (CLK/CLK) 和源同步DQS信号。
高级功能：支持片外驱动器阻抗调整 (OCD)、片内端接 (ODT)、自动刷新/自刷新模式。
时序控制：CAS延迟3-7可调，突发长度4/8可选。

■ 应用场景

工业控制：适用于宽温环境 (-40 °C至+95 °C) 的工业设备。
嵌入式系统：如迷你主机 (如零刻GTR6的32GB内存扩展)
消费电子：需高速存储的消费类产品，如机顶盒、网络设备。