



MSL FPGA INC 晶片參數

■ 芯片概述

W958D8NBYA5I 是来自MSL FPGA INC美时龙的一款256Mb HyperRAM存储器芯片，采用X8位宽接口设计，主要面向高速数据存取应用场景。以下是综合搜索结果的关键信息：

■ 核心参数

容量：256Mb (32MB) 接口类型：HyperBus 工作电压：1.7V~2.0V
时钟速率：最高200MHz 数据速率：DDR模式下可达500MB/s
封装形式：工业级 (IND T) 表面贴装封装

■ 功能特性

高速传输：支持双倍数据速率 (DDR)，理论带宽达500MB/s
低功耗设计：1.7V~2.0V宽电压范围，适合嵌入式系统。
硬件复位：提供复位引脚 (reset#) 以增强稳定性。
易失性存储：PSRAM (伪SRAM) 技术，兼具SRAM速度和DRAM密度。

■ 应用场景

嵌入式系统：适用于需要快速数据缓存的工业控制、物联网设备。
图形处理：可作为显示缓冲或图像处理临时存储。
通信设备：用于高速数据交换的中间存储。