



MSL FPGA INC 晶片參數

■ 芯片概述

W972GG8KB-25 是来自MSL FPGA INC美时龙的一款2Gbit DDR2 SDRAM 芯片，采用 60-Pin WBGA 封装，适用于工业级和消费电子应用。以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：2Gbit (256M×8位) 接口类型：DDR2 SDRAM 电压：1.8V (典型值，范围1.7V – 1.9V)
封装：60-Pin WBGA (无铅封装) 工作温度：-40 °C ~ 85 °C
数据速率：DDR2-800 (最大时钟频率400MHz)

■ 功能特性

低功耗设计：采用DDR2-800标准，适用于高带宽需求场景。
低功耗设计：1.8V工作电压优化能效。
工业级可靠性：宽温范围适应严苛环境。

■ 应用场景

工业控制：适用于工控设备、嵌入式系统等需要宽温稳定性的场景。
消费电子：智能家居、机顶盒等对成本敏感且需中等带宽的应用。
通信设备：路由器、交换机等网络设备中的缓存或临时存储。