



MSL FPGA INC 晶片參數

■ 芯片概述

W9864G6JT-6I TR 是来自 MSL FPGA INC 美时龙的一款 64Mb 高速同步动态随机存取存储器，采用 TSOP II 54 引脚封装，适用于工业级应用场景。

以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：64Mb (1M x 4 banks x 16 bits) 接口类型：并行接口 (16-bit 数据总线) 工作电压：3.3V ± 0.3V
封装形式：TSOP II 54 引脚 (400 mil) 工作温度：-40 °C ~ 85 °C (工业级)
时钟频率：166MHz

■ 功能特性

高速性能：支持 166MHz 时钟频率，适用于实时数据处理。
工业级可靠性：适用于严苛环境下的工业控制、汽车电子等应用。
低功耗设计：支持部分阵列自刷新 (PASR) 和自动温度补偿自刷新 (ATCSR)
突发访问：支持 1、2、4、8 或整页突发长度。

■ 应用场景

工业设备：PLC、工控机、自动化设备。
汽车电子：车载信息娱乐系统、仪表盘。
通信设备：基站、网络设备。