



MSL FPGA INC 晶片參數

■ 芯片概述

W978H6KBVX2I 是来自MSL FPGA INC美时龙的一款工业级LPDDR2 移动内存芯片，采用134-VBGA封装，专为高可靠性应用设计。

以下是综合搜索结果的关键信息：

■ 核心参数

存储容量：256Mb (32M × 16 banks) 接口类型：LPDDR2-800 (400MHz时钟)

工作电压：1.14V – 1.95V 封装形式：134-VFBGA (10 × 11.5mm)

工作温度：-40 °C ~ 85 °C (工业级) 数据总线16位 (x16位宽)

■ 功能特性

高速传输：支持LPDDR2-800标准，数据传输速率达800Mbps。

工业级可靠性：通过严苛环境测试，支持宽温工作范围。

低功耗设计：采用SSTL_18接口标准，优化电源管理效率。

信号完整性：差分时钟输入 (CLK/CLK) 与源同步DQS设计。

■ 应用场景

工业自动化：PLC控制器、HMI人机界面等工控设备。

嵌入式系统：边缘计算网关、医疗监护仪等高性能嵌入式应用。

通信设备：5G小基站、网络交换机等需高速缓存的场景。