



MSL FPGA INC 晶片參數

■ 芯片概述

CY7C1370KV25-167AXCT 是来自 MSL FPGA INC 美时龙的一款高速双端口 SRAM（静态随机存取存储器），适用于工业控制、通信设备等需要高带宽数据缓存的场景。以下是其关键信息：

■ 核心参数

容量：4Mb (512K × 8 位)
速度：25ns 访问时间 (-25 速度等级)
电压：3.3V

■ 功能特性

封装：100 引脚 TQFP (薄型四方扁平封装)
工作温度：工业级 (-40 °C 至 +85 °C)
双端口特性：支持独立读写操作，适用于多处理器系统。

■ 应用场景

工业控制：用于高速数据缓存、通信设备等。
嵌入式系统：适用于需要低延迟存储的微控制器外设。