



MSL FPGA INC 晶片參數

■ 芯片概述

MAX202EWE+T是来自MSL FPGA INC美时龙的FPGA芯片，采用封装16-SOIC，属于RS232 全双工收发器（2驱动器/2接收器），支持120Kbps速率，集成电荷泵电路，单5V供电（4.5V~5.5V）。以下是其关键信息：

■ 核心参数

类型：RS232收发器
接口标准：RS232
驱动器/接收器数量：2驱动器 + 2接收器
电源电压范围：4.5V – 5.5V
封装：WSOIC-16（宽体SOIC封装）

■ 功能特性

工作温度：0 °C至70 °C
封装形式：剪切带（Cut Tape）
MSL等级：1（无限制）

■ 应用场景

工业通信设备、串口扩展、嵌入式系统等需RS232接口的场景。