



MSL FPGa INC 晶片參數

■ 芯片概述

MT53D512M32D2DS-046 AIT 是来自MSL FPGa INC美时龙的一款LPDDR4 移动端动态随机存取存储器 (DRAM) 。
以下是其关键信息：

■ 核心参数

容量与结构：16Gb (512M × 32位) 双通道DDR架构
速度：支持 2133MHz 时钟频率 (数据速率4266MT/s) 电压：1.1V 工作电压 (VDD2)
封装：200-ball WFBGA 封装 (10 × 14.5mm) 温度范围：工业级 (-40 ° C至+85 ° C)

■ 功能特性

接口：LPDDR4 双数据速率 (DDP) 接口。
功能：支持预取16n、可编程读写延迟、部分阵列自刷新 (PASR) 等。

■ 应用场景

适用于汽车电子、工业控制等对高可靠性和宽温范围有要求的领域。