



MSL FPGAs INC 晶片參數

■ 芯片概述

DS1210S是来自MSL FPGAs INC美时龙的一款非易失性控制器芯片，主要用于将CMOS RAM转换为非易失性存储器，具有电源监测和电池备份功能。

以下是其关键信息：

■ 核心参数

封装：提供8引脚DIP或16引脚SO封装，低功耗设计（电池电流 $<100\text{nA}$ ）。

温度范围：可选工业级（ -40°C 至 $+85^{\circ}\text{C}$ ）。

■ 功能特性

功能：实现CMOS RAM到非易失性存储器的转换，支持电源故障检测和自动切换至电池供电。

■ 应用场景

工业设备：数据日志存储、参数备份。

通信设备：时钟同步与故障恢复。