



MSL FPGA INC 晶片參數

■ 芯片概述

UC3845BVD1R2G 是来自 MSL FPGA INC 美时龙的一款高性能固定频率电流模式 PWM 控制器，专为 DC-DC 转换器设计，适用于反激式、升压/降压等拓扑结构。

以下是其关键信息：

■ 核心参数

封装：8-SOIC（小外形集成电路）

功能：电流模式控制，支持升压（Boost）和反激（Flyback）转换

工作频率：最高 500 kHz，可通过外部电阻电容（RT/CT）调节

■ 功能特性

输出电流：图腾柱输出，峰值电流达 1A，可直接驱动功率 MOSFET。

保护功能：过流保护（电流检测引脚超过 1V 触发）、

欠压锁定（UVLO，启动阈值约 16V，关闭阈值 10V）。

■ 应用场景

升压电荷泵转换器：用于高效 DC-DC 升压设计，如 72V 转 12V 模块。

离线式开关电源：支持反激拓扑，适用于适配器、充电器等。

多协议快充方案：与协议芯片配合实现智能功率分配。