



## MSL FPGA INC 晶片參數

### ■ 芯片概述

MAX25601AATJ/VY+ 是来自MSL FPGA INC美时龙的一款高电压 LED 驱动控制器，采用同步升压-降压（Boost-Buck）拓扑，适用于汽车高亮度 LED（HB LED）照明和工业 LED 驱动应用。以下是其关键信息：

### ■ 核心参数

输入电压范围：4.5V 至 36V（支持 7.7V – 18V 预升压输入）。  
升压输出：48V（预升压模式）。  
降压输出：3V – 36V（支持 12 颗 LED 串联，1.5A 电流）。  
拓扑结构：同步升压 + 同步降压（Boost-Buck）。

### ■ 功能特性

封装：TQFN-32（32 引脚）。  
调光方式：模拟/PWM 调光。  
保护功能：短路保护、过热关断。

### ■ 应用场景

适用于需要高精度 LED 驱动的工业或消费级照明产品。