



## MSL FPGA INC 晶片參數

### ■ 芯片概述

NCP1252CDR2G 是来自 MSL FPGA INC 美时龙的一款电流模式 PWM 控制器，专为正向和反激式开关电源设计，适用于中低功率 AC-DC 转换应用。

以下是其关键信息：

### ■ 核心参数

封装：SOIC-8 (150MIL) 工作温度：-25 ~ +125 开关频率：最高 500kHz (可调)

占空比：65% (C 版本) 供电电压：9V - 28V (支持自动恢复 UVLO)

保护功能：过流保护 (10ms 固定延迟)、欠压保护、褐化检测 (Brown-Out)

### ■ 功能特性

峰值电流模式控制：提供精确的电流调节。抖动频率： $\pm 5\%$  开关频率，提升系统稳定性。

前沿消隐时间：160ns，减少开关噪声干扰。轻载优化：支持跳过循环 (Skip Cycle) 运行，降低空载功耗。

可调软启动：避免启动时的浪涌电流。驱动能力：+500mA/-800mA 源/汇电流，适合驱动功率 MOSFET。

### ■ 应用场景

PC 电源：如 ATX 电源、台式机适配器。

消费电子：游戏机适配器、交直流转换器。

工业电源：反激/正激拓扑的开关电源。