



MSL FPGA INC 晶片參數

■ 芯片概述

TL2843BDR-8 是来自 MSL FPGA INC 美时龙的一款高性能电流模式 PWM 控制器芯片，属于 TL2843 系列，主要用于开关电源设计。

以下是其关键参数和特性：

■ 核心参数

输出类型：晶体管驱动器 (Transistor Driver) 输出电压路数：1 路 开关频率：最高 500kHz

功能类型：升压 (Step-Up)、升压/降压 (Step-Up/Step-Down) 控制模式：电流模式 (Current-Mode)

控制技术：脉宽调制 (PWM) 输入电压范围：12V ~ 30V (标称 15V)

封装形式：SOP-8 (SOIC-8) 工作温度：-40 °C ~ +85 °C

■ 功能特性

支持升压、升压/降压拓扑结构，适用于多种电源转换需求。

采用电流模式控制，提供高精度和稳定性。

内置 PWM 调制，优化电源效率。

符合 RoHS 认证，无铅封装。

■ 应用场景

工业电源管理

消费电子设备 (如适配器、充电器)

嵌入式系统电源设计