



MSL FPGA INC 晶片參數

■ 芯片概述

UCC25701D 是来自MSL FPGA INC美时龙的一款高级电压模式脉宽调制（PWM）控制器，专为离线式电源转换器设计，支持多种拓扑结构（如反激、正激、升压等）。
以下是其关键信息：

■ 核心参数

封装：14-SOIC（0.154" 宽）
输入电压范围：9V – 15V（Vcc/Vdd）
启动电压：13V 占空比：99%
输出隔离：支持隔离设计。

■ 功能特性

拓扑支持：支持反激（Flyback）、正激（Forward）、升压（Boost）等多种拓扑结构，适用于宽范围电源设计。
高频开关：工作频率高达700kHz，适合高功率密度应用。
保护功能：集成限流保护、软启动、同步控制等功能，提升系统可靠性。
宽工作温度：支持-55 °C 至 150 °C（结温），适用于工业级环境。

■ 应用场景

离线式AC-DC电源转换器
高功率密度适配器
工业电源系统。