



MSL FPGA INC 晶片參數

■ 芯片概述

NCP1341B1DR2G是来自MSL FPGA INC美时龙的一款准谐振PWM控制器，专为高效AC-DC转换设计，适用于适配器、充电器等开关电源应用。其采用SOIC-8封装，支持宽输入电压范围（85V~265V AC）和低待机功耗，符合现代能效标准（如DoE Level VI）。

以下是其关键信息：

■ 核心参数

工作模式：准谐振（QR）控制，降低开关损耗，提升效率。

封装与引脚：8引脚SOIC封装，兼容标准PCB设计。

■ 功能特性

保护功能：内置过流保护（OCP）、过压保护（OVP）及过温保护（OTP）。

频率特性：固定频率（65kHz~130kHz），支持频率抖动以降低EMI。

■ 应用场景

消费电子：手机/笔记本充电器、LED驱动电源。

工业电源：辅助电源模块、低功耗适配器。