



MSL FPGA INC 晶片參數

■ 芯片概述

AD736JNZ 是来自MSL FPGA INC美时龙的一款低功耗、高精度真均方根（RMS）至直流（DC）转换器，采用DIP-8 封装。以下是其关键信息：

■ 核心参数

封装/引脚：DIP-8（直插式）工作电流：1.2mA（典型值）关断电流：0.1 μ A 电源电压：单电源 5V 或双电源 \pm 5V
输入范围：200mV RMS 满量程（可通过外部衰减器扩展）高输入阻抗（1T Ω ）和低偏置电流（25pA）
精度： \pm 0.3mV \pm 0.3% 读数误差（正弦波输入）支持复杂波形（如脉冲、相位控制正弦波）

■ 功能特性

真 RMS 转换：直接测量交流信号的有效值，适用于非正弦波（如方波、三角波）。
宽温度范围：-40 $^{\circ}$ C 至 +85 $^{\circ}$ C（工业级）。
低成本：相比分立方案，集成度高且性能更优。

■ 应用场景

电力监测（如电压/电流有效值测量）
音频设备（如信号处理）
工业传感器（如温度、压力信号调理）