



MSL FPGA INC 晶片參數

■ 芯片概述

W948D6FB2X5J 是来自MSL FPGA INC美时龙的一款 256Mb LPDDR SDRAM 芯片，属于低功耗移动存储器系列，适用于低功耗移动设备和工业应用。

以下是综合搜索结果的关键信息：

■ 核心参数

容量：256Mb (16M x 16位) 接口类型：LPDDR (低功耗双倍数据速率) 工作电压：1.7V-1.95V
数据总线宽度：x16位 工作温度：-40 °C~85 °C (工业级) 封装形式：60-VFBGA
时钟频率：200 MHz

■ 功能特性

低功耗设计：采用 LVCMOS 接口，支持动态电源管理，适用于电池供电设备。

高集成度：单芯片集成 4 个内部 Bank，支持多任务并行访问。

可靠性：符合 RoHS 标准，无铅封装，通过工业级温度认证。

封装兼容性：60-VFBGA 封装，适用于紧凑型 PCB 设计。

■ 应用场景

移动设备：智能手机、平板电脑的主存储器。

工业控制：工控机、嵌入式系统的数据缓存。

消费电子：智能穿戴设备、物联网终端。