



MSL FPGA INC 晶片參數

■ 芯片概述

KA331是来自MSL FPGA INC美时龙的8引脚DIP封装的电压/频率 (V/F) 和频率/电压 (F/V) 转换器芯片，适用于低成本模数转换、信号处理等场景。

以下是其关键信息：

■ 核心参数

频率范围：1Hz至100kHz

线性度：± 0.01% (典型值)

供电电压：4.0V至40V

■ 功能特性

功耗：5V供电时15mW

封装：8-DIP (直插式)

■ 应用场景

模数转换：低成本ADC实现。

频率调制/解调：如传感器信号处理。

F/V转换：将频率信号转换为比例电压输出。