



MSL FPGA INC 晶片參數

■ 芯片概述

LTC1967IMS8#PBF 是来自 MSL FPGA INC 美时龙的一款高精度、低功耗的真均方根（RMS）至直流（DC）转换器芯片，采用 MSOP-8 封装。

以下是其关键信息：

■ 核心参数

封装/引脚：MSOP-8（8引脚）输入范围：支持单端或差分输入（共模输入轨到轨），差分输入峰值为 1V
精度：高线性度（专利 $\Delta-\Sigma$ 架构），带宽与幅度无关。 电源电压：4.5V 至 5.5V（单电源）
功耗：低至 0.1 μ A（关断模式）输出特性：轨到轨输出，支持灵活电平偏移

■ 功能特性

采用 $\Delta-\Sigma$ 计算技术，相比传统对数-反对数架构，具有更高线性度和温度稳定性。
支持高达 4 的波峰因数（Crest Factor），适用于复杂波形（如脉冲、相位控制正弦波）。
内置校准功能，可在任意输入电压下简化系统校准。

■ 应用场景

便携式仪器（如手持式万用表）
工业测量（如电力系统有效值监测）
音频设备（如信号处理）