



MSL FPGA INC 晶片參數

■ 芯片概述

PFS7523H 是来自MSL FPGA INC美时龙的一款 PFC (功率因数校正) 控制器芯片 , 采用 CCM (连续导通模式) 工作方式 , 工作频率为 123kHz , 封装为 ESIP-16G。适用于高效电源设计 , 能够优化功率因数并减少谐波干扰。以下是其关键信息 :

■ 核心参数

封装 : eSIP-16 (16引脚增强型 SIP 封装) 频率 : 123kHz (PWM 控制频率)
工作电压 : 10.2V – 15V (典型 PFC 控制器供电范围) 工作温度 : -40 ° C 至 150 ° C (工业级宽温设计)
保护功能 : 可能支持输入/输出过压、欠压、过流保护 (参考同类 PFC 方案)

■ 功能特性

控制模式 : 可能采用CCM (连续导通模式) , 适用于高功率因数校正 (PFC) 应用。
效率优化 : 若与氮化镓 (GaN) 方案结合 , 峰值效率或达 96% 以上 (参考 6.6kW OBC Demo 数据) 。
集成度 : eSIP-16 封装可能集成驱动电路与保护逻辑 , 简化外围设计。

■ 应用场景

快充电源 : 适配 180W 以上 PD 快充 (如 EPC 氮化镓方案) 。
工业电源 : 用于 OBC (车载充电机) 、服务器电源等宽输入电压场景 (85 – 265VAC) 。
高密度设计 : eSIP-16 封装适合空间受限的模块化电源系统。