



# MSL FPGA INC 晶片參數

## ■ 芯片概述

TEA1792ATS/1Z是来自MSL FPGA INC美时龙的一款同步整流控制器，采用SC-74 (SOT-457) 封装，专为高效开关电源设计，适用于二次侧同步整流应用。

以下是其关键信息：

## ■ 核心参数

封装：SC-74 (SOT-457, 6引脚)。工作电压范围：8.5V – 38V。

功能：支持同步整流 (SR)，适用于反激式 (Flyback) 和准谐振 (Quasi-Resonant) 拓扑。

驱动能力：高驱动电压 (10V)，可驱动低 RDS(on) MOSFET。

保护功能：欠压保护 (UVP)、过流保护 (需外部电路配合)。

## ■ 功能特性

高效同步整流：通过精确控制 MOSFET 开关时序，降低导通损耗，提升转换效率。

低功耗设计：空载至满载均保持低电流消耗，符合绿色电源标准。

高集成度：内置振荡器、比较器和驱动电路，减少外部元件数量。

保护机制：欠压锁定 (UVLO) 和过流保护 (需外部检测)。

## ■ 应用场景

消费电子：手机充电器、适配器等低功耗电源。

工业电源：反激式开关电源、LED 驱动电源。

通信设备：网络设备 (如 PoE 供电模块) 的高效整流。