



MSL FPGA INC 晶片參數

■ 芯片概述

UCC28063AD是来自MSL FPGA INC美时龙的一款转换模式功率因数校正（PFC）控制器，专为高功率消费电子应用设计，具有改进的可闻噪声抗扰性和系统级保护功能。以下是其关键信息：

■ 核心参数

工作电压：14V – 21V（典型值）。
驱动能力：1A拉电流/1.8A灌电流栅极驱动器。
封装：SOIC-16。
温度范围：-40 °C至125 °C。

■ 功能特性

噪声抑制：优化了可闻噪声和输入浪涌噪声性能，适用于对噪声敏感的应用（如音响、机顶盒）。
双通道主控：采用自然交错技术，两通道同步运行，无主从之分，提升响应速度和匹配度。
系统保护：集成输入欠压/过压恢复、输出过压保护（OVP）、热关断、相位故障检测等。
高效设计：无传感器电流整形简化布局，非线性误差放大器增益优化瞬态响应。

■ 应用场景

100W – 800W AC/DC 电源（如适配器、服务器电源）。
高功率因数需求设备（如家电、工业电源）