



MSL FPGA INC 晶片參數

■ 芯片概述

UCC3817DWTR 是来自 MSL FPGA INC 美时龙的一款 BiCMOS 功率因数校正 (PFC) 控制器，采用 SOIC-16 封装，适用于高能效开关电源设计，如通信电源、工业电源等。

以下是其关键信息：

■ 核心参数

封装：SOIC-16 (D型封装)。工作电压范围：8V – 16.5V。
功能：支持过渡模式 (TM) 功率因数校正，优化输入电流波形。
驱动能力：输出驱动电流：± 500mA (峰值)。
保护功能：过压保护 (OVP)、欠压锁定 (UVLO)、软启动 (SS)。

■ 功能特性

高集成度 PFC 控制：内置误差放大器、乘法器、零电流检测，简化外部电路设计。
典型工作电流：1mA (启动电流 130 μA)。
高频操作：支持 1MHz 开关频率，适用于高功率密度电源。
保护机制：过压保护 (OVP) 和软启动 (SS) 防止启动冲击。

■ 应用场景

通信电源：基站、路由器等设备的 PFC 前端。
工业电源：高能效 AC-DC 转换器、LED 驱动电源。
消费电子：适配器、充电器等需要高功率因数的设备。